

「静電気対策セミナー」

主催：長野県電子回路技術研究会

共催：newCEC長野県電子工業技術研究会

電子デバイス製造工程では静電気による不良が定常化しており、近年は人体モデルだけでなく、デバイスや基板、ケーブルの帯電など問題が複雑化・低電位化しています。特に実装・組立工程やチップレット技術の導入により、さらに高度な対策が求められています。

本セミナーでは、静電気の基本知識や最新動向を解説するとともに、計測器を用いた実演を通じて静電気の測定やイオナイザーの効果確認など、正しい対策プロセスを解説します。

◆日時

2026年10月13日（火）10：00～16：00（受付9：30～）

※ご希望に応じて、翌14日に個別相談を開催します。

◆開催方法・場所

現地開催 場所：長野県工業技術総合センター 精密・電子技術部門 703PJ会議室
〒394-0084 長野県岡谷市長地片間町1-3-1

◆内容

✓基礎編

- ・静電気の基礎、静電気による問題、静電気対策の基本、各種測定器を使用した実演、静電気測定、イオナイザーの評価測定、静電気放電発生箇所可視化技術の紹介

✓実践編

- ・半導体製造前工程、半導体製造後工程、PC基板製造工程、シート材製造（フィルム等）、射出成型工程、製品組み立て工程

✓質疑応答

◆講師

シシド静電気株式会社 営業本部 技術営業 上席顧問 山口 晋一 氏
鹿児島県工業技術センター 研究主幹 尾前 宏 氏

◆参加料

無料

◆定員

20名 ※定員になり次第、申込みを終了いたします。

◆参加資格

どなたでも参加可能です。

◆申込み締め切り

2026年10月6日（火）

◆お申し込み・お問合せ

問合先：長野県電子回路技術研究会 事務局

E-mail：jimukyoku(at)kairoken.jp (at)を@に変えてください

電 話：0266-23-4054

アクセス



< 駐車場のご案内 >

- ・ お車でお越しの際は、P2駐車場をご利用ください。
- ・ P2駐車場が満車の場合は、P3をご利用ください。

< 会場のご案内 >

外履きのまま、お部屋にお入りください。



会場外観

トイレ	試験室	試験室	プロジェクト会議室 (会場)
トイレ			
トイレ			
	試験室	試験室	

会場見取り図

※ 頂いたデータについては本セミナーでのみ使用し、他の用途には一切使用いたしません。
記入いただいた個人情報は、参加者名簿（会社名、所属部課、氏名）の形で講師に提供します。